PAT-NO:

JP404225263A

DOCUMENT-IDENTIFIER: JP 04225263 A

TITLE:

SEMICONDUCTOR DEVICE OF TAPE CARRIER TYPE

PUBN-DATE:

August 14, 1992

INVENTOR-INFORMATION: NAME TSUTSUMI, HIROYUKI UEDA, TETSUYA

TACHIKAWA, TORU

ASSIGNEE-INFORMATION:

NAME

COUNTRY

MITSUBISHI ELECTRIC CORP

N/A

APPL-NO:

JP02406873

APPL-DATE:

December 26, 1990

INT-CL (IPC): H01L023/28, H01L021/60

US-CL-CURRENT: 257/666

ABSTRACT:

PURPOSE: To restrain a lead support or an inner lead from being deformed by

- ' '

a method wherein a spacer used to maintain the separation interval between the

lead support or the inner lead and the inner face on the bottom of a case is

laid between them.

CONSTITUTION: An aluminum spacer 2 formed in a measure shape composed of a

wall whose height can maintain the separation interval between the

surface side of a lead support 25 and the inner face on the bottom part 26b of

a cap 26 constituting a semiconductor device 1 is laid between them. The

Best Available Copy

spacer 2 is positioned, fixed and bonded to the inner face on the bottom part

26b of the cap 26 via an adhesive 3 based on an $\underline{\text{epoxy resin}}$ or the like. $\underline{\text{Bumps}}$

22 are bonded to tip ends of inner leads 23a extended from lead patterns 23; in

addition, a semiconductor element 21 is installed. Thereby, it is possible to

prevent a defect such as a short circuit or the like from being caused.

COPYRIGHT: (C) 1992, JPO&Japio

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

FΙ

(11)特許出願公開番号

特開平4-225263

(43)公開日 平成4年(1992)8月14日

(51) Int.Ci.5

識別記号

庁内整理番号

技術表示箇所

H01L 23/28

T 8617-4M

21/60

3 1 1 R 6918-4M

審査請求 未請求 請求項の数2(全 6 頁)

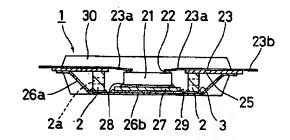
(21)出願番号	特顯平2-406873	(71)出願人	000006013
			三菱電機株式会社
(22) 出顧日	平成2年(1990)12月26日		東京都千代田区丸の内二丁目2番3号
		(72)発明者	堤 浩幸
	·		伊丹市瑞原4丁目1番地 三菱電機株式会
			社北伊丹製作所内
		(72)発明者	上田 哲也
			伊丹市瑞原4丁目1番地 三菱電機株式会
			社北伊丹製作所内
		(72)発明者	立川 透
			伊丹市瑞原4丁目1番地 三菱電機株式会
			社北伊丹製作所内
		(74)代理人	弁理士 大岩 増雄 (外2名)

(54) 【発明の名称】 テープキヤリア型半導体装置

(57)【要約】

【目的】トランスファモールド金型に注入された樹脂材料の流れ込みに伴って発生するインナーリード及びリードサポートの変形を有効に阻止し、ショートなどの不良の発生を未然に防止して製品歩留り及び信頼性の向上を図る。

【構成】本発明に係るテープキャリア型半導体装置1は、一面側にリードパターン23が形成されたキャリアテープ24のリードサポート25と、リードパターン23から延出されたインナーリード23aの先端にパンプ22が接合された半導体素子21と、この半導体素子21を平面状とされた底面部26bで覆ってリードサポート25の他面側に当接するキャップ26と、これらを一体に封止する外装樹脂部30とを備えており、リードサポート25もしくはインナーリード23aとキャップ26の底面部26b内面との間には、これらの離間間隔を維持するスペーサ2を介装したものである。



【特許請求の範囲】

【請求項1】一面側にリードパターンが形成されたキャ リアテープのリードサポートと、リードパターンから延 出されたインナーリードの先端にパンプが接合された半 導体素子と、この半導体素子を平面状とされた底面部で 覆ってリードサポートの他面側に当接するキャップと、 これらを一体に封止する外装樹脂部とを備えており、リ ードサポートもしくはインナーリードとキャップの底面 部内面との間には、これらの離間間隔を維持するスペー 導体装置。

【請求項2】スペーサのインナーリード当接面には、イ ンナーリードが嵌入される凹滯部を形成していることを 特徴とする請求項1記載のテープキャリア型半導体装

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、TAB(tape a utomatedbonding)技術を用いて構成さ れたテープキャリア型半導体装置(以下、半導体装置と 20 いう)に関する。

[0002]

【従来の技術】従来から、この種の半導体装潢として は、図8及び図9で示すように構成されてTIC(TA B in CAP)と呼ばれる構造のものが知られてい る。

【0003】すなわち、この半導体装置20は所要特性 を有する半導体素子21を備えたものであって、この半 導体素子21の上面側に突設されたパンプ22のそれぞ れは、リードパターン23から延出されたインナーリー 30 ド23aの先端と各別に接合されている。なお、これら のリードパターン23は、ポリイミドフィルムなどから なるキャリアテープ24に設けられたリードサポート2 5の上面側に被着して形成されている。また、この半導 体素子21は、アルミニウムなどからなるキャップ26 によって覆われており、このキャップ26の端縁部はリ ードサポート25の下面側に当接している。なお、図中 の符号26 aは、このキャップ26の所定位置ごとに前 もって形成された樹脂流入用の開口を示している。

【0004】そして、このキャップ26の平面状とされ 40 た底面部26bと半導体索子21との間には、熱応力や 反りを吸収するためのモリプデンなどからなる緩衝板2 7が介装されており、この緩衝板27はエポキシ樹脂系 などの接着剤28,29を介して半導体業子21及びキ ャップ26のそれぞれに接着されている。さらにまた、 このキャップ26の底面部26b外面及びリードパター ン23から延出されたアウターリード23bを除く全周 囲は、エポキシ樹脂などからなる外装樹脂部30によっ て一体に封止されている。なお、この露出したキャップ

る放熱フィン(図示していない)が取り付けられること になる。

【0005】つぎに、この半導体装置20の製作手順を 図9及び図10に基づいて説明する。なお、図10にお いて図8及び図9と互いに同一の部品、部分には同一符 号を付している。

【0006】まず、図9で示すように、半導体素子21 のパンプ22とインナーリード23aの先端とを位置合 わせしたうえで加熱圧着することによって接合する-サを介装していることを特徴とするテープキャリア型半 10 方、キャップ26の底面部26b内面に緩衝板27を位 置合わせしたうえで接着する。なお、この緩衝板27 は、前もって半導体素子21の下面側に接着されていて もよい。そして、接着剤28が塗布された緩衝板27を 半導体案子21の下面側に押しつけることによって一体 に固着したのち、図10で示すように、得られた組立体 をトランスファモールド金型31のキャピティ32内に 装着する。そののち、この金型31の一側部に設けられ たゲート33を通じてキャピティ32内に溶融した樹脂 材料を注入すると、組立体の周囲に樹脂材料が充填され て外装樹脂部30が形成されることになる。なお、この 図10における符号Rは、キャビティ32内に注入され た樹脂材料の流れ込み状態を示すための流れ線である。 [0007]

> 【発明が解決しようとする課題】ところで、前記従来構 成とされた半導体装置20においては、つぎのような不 都合が生じることになっていた。

> 【0008】すなわち、この半導体装置20の外装樹脂 部30を形成するに際してはトランスファモールド金型 31のキャピティ32内に樹脂材料を注入するのである が、このとき、ゲート33を通じて注入された樹脂材料 は、図10中の流れ線Rで示したように、基本的にはキ ャピティ32内の上側からインナーリード23a相互間 の隙間を通ったうえで下側に流れ込んでいくことにな る。そこで、インナーリード23a及びこれらが延出さ れたリードパターン23を支持するリードサポート25 には樹脂材料の流れ込みに伴う外力が作用することにな り、これらは流れ線Rに沿った下向きに押し曲げられる ことになる。その結果、図8で示したように、押し下げ られて変形したインナーリード23aが半導体索子21 と接触することが起こり、これらの両者間でいわゆるエ ッジショートなどの不良が発生することになり易かっ た。

【0009】さらにまた、近年の多ピン及び狭ピッチ化 に対する要望の強まりに伴って半導体装置20における インナーリード23 a 相互間の隙間が狭まっていること から、注入された樹脂材料の流れ線Rと直交する向きに 配置されたインナーリード23a(例えば、図9におけ るインナーリード23 a:)などが水平方向に沿って押 し曲げられて変形し、互いに隣接するインナーリード2 26の底面部26b外面には、アルミニウムなどからな 50 3a同士が接触することになってショートが発生すると

3

いうような不都合も生じていた。

【0010】本発明は、このような不都合に鑑みて創案 されたものであって、樹脂材料の流れ込みに伴って発生 するインナーリード及びリードサポートの変形を有効に 阻止することができ、ショートなどの不良の発生を未然 に防止することができる半導体装置の提供を目的として いる。

[0011]

【課題を解決するための手段】本発明にかかる半導体装 置は、このような目的を達成するために、一面側にリー 10 ドパターンが形成されたキャリアテープのリードサポー トと、リードパターンから延出されたインナーリードの 先端にパンプが接合された半導体素子と、この半導体素 子を平面状とされた底面部で覆ってリードサポートの他 面側に当接するキャップと、これらを一体に封止する外 装樹脂部とを備えており、リードサポートもしくはイン ナーリードとキャップの底面部内面との間には、これら の離間間隔を維持するスペーサを介装していることを特 徴とするものである。そして、このとき、スペーサのイ ンナーリード当接面に、インナーリードが嵌入される凹 20 滯部を形成しておいてもよい。

[0012]

【作用】上記構成によれば、リードサポートもしくはイ ンナーリードとキャップの底面部内面との間にスペーサ を介装しているので、リードサポート及びインナーリー ドがキャピティ内に注入された樹脂材料の流れ込みに伴 って下側に押し曲げられて変形することはなくなる。ま た、このスペーサにインナーリードが嵌入される凹溝部 を形成した場合には、これらのインナーリードが樹脂材 料の流れ込みに伴って水平方向に押し曲げられて変形す 30 ることがなくなる。

[0013]

【実施例】まず、本発明の第1実施例を図面に基づいて

【0014】図1は本発明の第1実施例にかかる半導体 装置の概略構成を示す縦側面図、図2はその要部の概略 構成を示す斜視図、図3ないし図5はその変形例を示す 縦側面図であり、これらの図における符号1は半導体装 置である。なお、この半導体装置1の全体構成について は従来例と基本的に異ならないので、図1ないし図5に おいて図8ないし図10と互いに同一もしくは相当する 部品、部分には同一符号を付している。

【0015】この半導体装置1は、図1及び図2で示す ように、上面側(一面側)にリードパターン23が形成 されたキャリアテープ24のリードサポート25と、リ ードパターン23から延出されたインナーリード23a の先端にパンプ22が接合されることによって搭載され た半導体素子21とを備えるほか、この半導体素子21 を平面状とされた底面部26bで覆ってリードサポート 25の下面側(他面側)に当接するキャップ26と、こ 50 成されたキャリアテープ24のリードサポート25と、

れらを一体に封止する外装樹脂部30とを備えている。 そして、このキャップ26の底面部26bと半導体素子 21との間には、接着剤28、29を介して固着された 緩衝板27が介装されている。

【0016】さらに、この半導体装置1を構成するリー ドサポート25の下面側とキャップ26の底面部26b 内面との間には、これらの離間間隔を維持しうる高さで 所定厚みを有する壁からなる升形状として形成されたア ルミニウム製のスペーサ2が介装されており、このスペ ーサ2はエポキシ樹脂系などの接着剤3を介してキャッ プ26の底面部26 b内面上に位置決め固着されてい る。そして、このスペーサ2の所定位置ごとには、樹脂 流入用の開口2 aがそれぞれ形成されている。なお、こ のスペーサ2は、アルミニウムからなる金網(メッシュ)材などを折り曲げ加工することによって形成されてい てもよい。

【0017】ところで、このスペーサ2の取り付けにつ いては接着剤3による固着のみに限定されず、例えば、 図3の変形例で示すように、同じアルミニウムからなる キャップ26と一体成形されていてもよいことはいうま でもなく、また、図4の変形例で示すように、キャップ 26の底面部26b内面に接着剤29を介して固着され る緩衝板27の占有面積を予め広げておき、この緩衝板 27にモンブデンなどからなるスペーサ4が固着もしく は一体成形されていてもよい。

【0018】さらにまた、以上の説明においては、アル ミニウムやモリプデンなどからなるスペーサ2(4)を リードサポート25の下面側とキャップ26の底面部2 6 b内面との間に介装するとしているが、例えば、図5 の変形例で示すように、予めセラミックなどの絶縁物を 用いることによってスペーサ5を形成しておき、このス ペーサ5をインナーリード23aとキャップ26の底面 部26b内面との間に介装してもよいことはいうまでも ない。

【0019】つぎに、本発明の第2実施例を図面に基づ いて説明する。

【0020】図6は本発明の第2実施例にかかる半導体 装置の概略構成を示す縦側面図、図7はそのA-A線に 沿う横断面図であり、これらの図における符号10は半 導体装置である。なお、この半導体装置10が第1実施 例における半導体装置1と異なるのは、そのスペーサの 構造についてだけであるから、図6及び図7において図 1ないし図5と互いに同一もしくは相当する部品、部分 には同一符号を付すこととし、ここでの詳しい説明は省 略する。

【0021】この半導体装置10は、図6で示すよう に、所要特性を有する半導体素子21を備えるととも に、そのパンプ22と接合されたインナーリード23a が延出されたリードパターン23と、これが被着して形

-355-

40

5

この半導体素子21を平面状とされた底面部26bで覆ってリードサポート25の下面側に当接するキャップ26と、これらを一体に封止する外装樹脂部30とを備えている。そして、この半導体装置10を構成するインナーリード23aとキャップ26の底面部26b内面との間には、これらの離間間隔を維持するセラミックなどからなるスペーサ11が介装されており、このスペーサ11はエポキシ樹脂系などの接着剤12を介してキャップ26の底面部26b内面上に位置決め固着されている。なお、このスペーサ11は第1実施例におけるスペーサ2と同様の壁からなる升形状として形成されており、その所定位置ごとには樹脂材料流入用の開口11aが形成されている。

【0022】そして、このスペーサ11の上側面であるインナーリード当接面には、図7で示すように、インナーリード23aが嵌入される凹溝部13が互いに所定間隔だけ離間した状態で形成されている。そこで、インナーリード23aのそれぞれは、対応する凹溝部13に嵌入されて位置決め保持されることになる。

【0023】ところで、以上説明した本実施例に係る半 20 導体装置1及び10の製作手順については、従来例と同様であるから、本実施例における説明は省略する。

[0024]

【発明の効果】以上説明したように、本発明に係る半導体装置においては、リードパターンが形成されたリードサポートもしくはリードパターンから延出されたインナーリードとキャップの底面部内面との間にスペーサを介装しているので、リードサポート及びインナーリードがキャピティ内に注入された樹脂材料の流れ込みに伴って下側に押し曲げられて変形することはなくなる。また、このスペーサにインナーリードが嵌入される凹溝部を形成した場合には、これらのインナーリードが凹溝部によって位置決め保持されることになるから、樹脂材料の流れ込みに伴ってインナーリードが水平方向に押し曲げられて変形することがなくなる。

【0025】したがって、本発明によれば、樹脂材料の流れ込みに伴って発生するインナーリード及びリードサポートの変形を有効に阻止することが可能となる結果、変形したインナーリードと半導体素子とが接触したり、

インナーリード同士が接触したりすることがなくなる。 そのため、半導体装置におけるショートなどの不良の発 生を未然に防止することができ、製品歩留り及び信頼性 の向上を図ることができるという優れた効果が得られる。

6

【図面の簡単な説明】

【図1】本発明の第1実施例に係る半導体装置の概略構成を示す縦側面図である。

【図2】第1実施例に係る半導体装置の要部の概略構成 を示す斜視図である。

【図3】第1実施例に係る半導体装置の変形例を示す縦 側面図である。

【図4】第1実施例に係る半導体装置の変形例を示す縦 側面図である。

【図5】第1実施例に係る半導体装置の変形例を示す縦側面図である。

【図6】本発明の第2実施例に係る半導体装置の概略構成を示す縦側面図である。

【図7】図6のA-A線に沿う横縦側面図である。

7 【図8】従来例に係る半導体装置の概略構成を示す縦側 面図である。

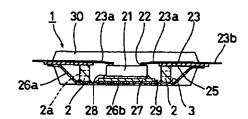
【図9】従来例に係る半導体装置の要部の概略構成を示す斜視図である。

【図10】半導体装置の製作途中状態を示す説明図であ

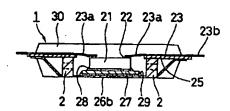
【符号の説明】

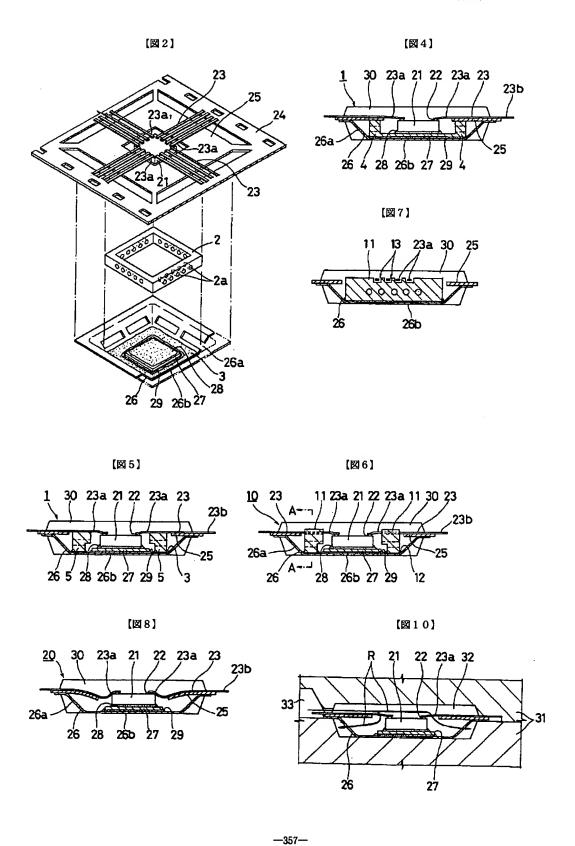
- 1 半導体装置
- 2 スペーサ
- 10 半導体装置
- 11 スペーサ
- 13 凹灣部
- 23 リードパターン
- 23a インナーリード
- 24 キャリアテープ
- 25 リードサポート
- 26 キャップ
- 26b 底面部
- 30 外装樹脂部

[図1]

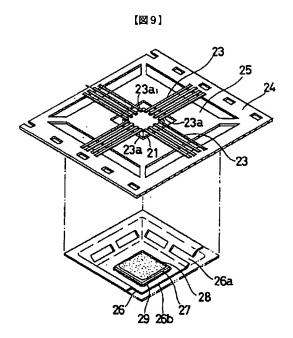


[図3]





12/13/2005, EAST Version: 2.0.1.4



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

□ OTHER: ____

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.